

Úprava adresování a zvětšení rozsahu paměti počítače ZX Spectrum

ING. PAVEL TROLLER, PETR CÍSAŘ

Úvod

Již mnohokrát se na stránkách zahraničních, ale v poslední době i domácích časopisů, zabývajících se výpočetní technikou, objevily návody na rozšíření paměti počítače ZX Spectrum na 80 kB. Žádný z těchto návodů však neumožňoval optimální využití všech 64 kB rozšířené paměti RWM a přidané paměťové kapacity bylo možno využít buď jen jako paměti dat, nebo byly manuálně či programově přepínány dvě oblasti po 32 kB na adresách 8000H až FFFFH. Proto jsme se rozhodli popsat zapojení, které používáme již asi rok k plné spokojenosti a které umožňuje užívat na počítači ZX Spectrum libovolné programové vybavení včetně operačního systému CP/M.

Popis funkce

Popsané zapojení umožňuje rekonfigurovat paměť počítače tak, že celých 64 kB adresovacího prostoru je tvořeno pamětí RWM. Paměť ROM počítače Spectrum, ale i obrazová paměť, ležící na adresách 4000H až 7FFFFH, nejsou v tomto režimu přístupné. To umožní činnost i těm programům, které jsou umístěny v oblastech RWM, kde je u počítače Spectrum buď ROM nebo paměť pro obrazovku. Tím vlastně získáváme univerzální mikropočítač. V případě, že je třeba vstoupit do obrazové paměti nebo vykonat podprogram z paměti ROM, užije se dočasné rekonfigurace do módu počítače Spectrum, kdy lze vyvolat např. podprogram pro výstup či vstup znaku z ROM. Návratovou instrukcí RET se pak provede opětná rekonfigurace do univerzálního stavu, což je zajištěno stránkovacím podprogramem. Jedinou podmínkou pro správnou činnost tohoto systému je, že zásobník musí být umístěn v horní polovině adresovacího prostoru.

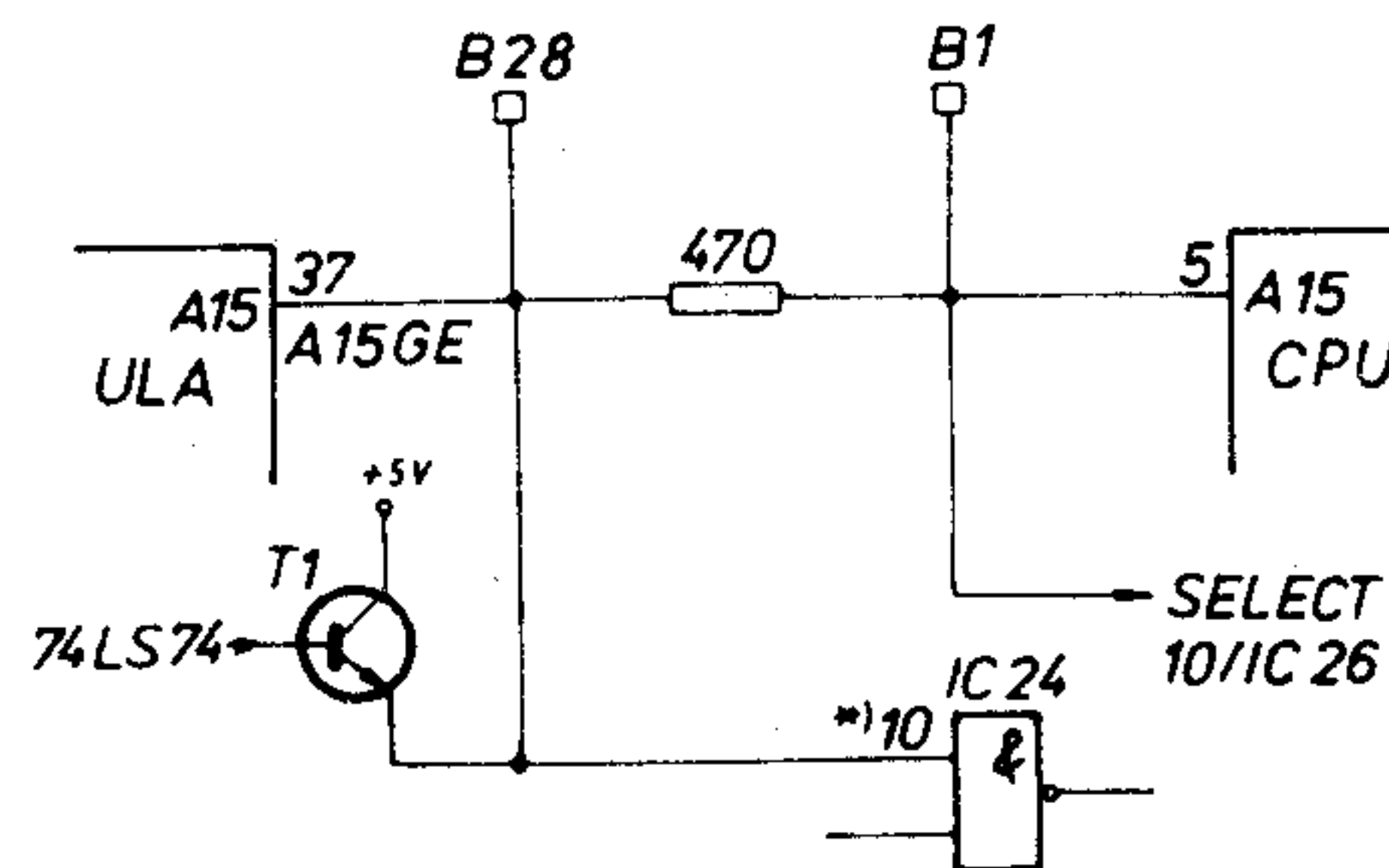
Kromě této základní úpravy, která je určena k vestavění přímo do mikropočítače, bylo ještě vyvinuto zařízení, které umožňuje další režimy činnosti počítače, např. režim, kdy paměť ROM je

nahrazena pamětí RWM, ale obrazová paměť je normálně přístupná. V tomto režimu je možné do RWM na adresách 0 až 3FFFFH zakázat zápis, a tím vytvořit „falešnou paměť ROM“, v níž může být např. uložena upravená verze standardní ROM.

Přídavné zařízení je navíc vybaveno generátorem impulsu NMI, neboť se ukázalo, že u některých kusů počítače je třeba pro aktivaci NMI přivést na vstup NMI jen krátký impuls.

Základní úprava počítače je nakreslena na obr. 1. Pro úpravu adresování se zde využívá dosud nikde nepublikované metody (alespoň pokud je nám známo). Obvod ULA počítače Spectrum dekoduje kvadrant paměti, kterou procesor adresuje, podle stavu na vodičích A14 a A15. Je-li A15 na úrovni H, znamená to, že procesor přistupuje k paměti RWM 32 kB na adresách 8000H až FFFFH. Tehdy ULA negeneruje ani signál ROMCS, ani přístupové signály pro obrazovou paměť. Procesor pracuje na sběrnici, která je od sběrnice obvodu ULA oddělena odpory, zcela nezávisle na zobrazování obrazové paměti. Přivedeme-li tedy na vstup A15 obvodu ULA stav H, docílíme tím vlastně „osamostatnění“ procesorové sběrnice. K docílení tohoto stavu je užito metody, kterou bychom mohli, přísně vzato, považovat za „nečistou“, ale v samotném počítači Spectrum je již jednou použita pro vytvoření signálu IORQGE, kde se plně osvědčila. Jde o zapojení rezistoru 470 Ω do vodiče A15 mezi procesor a obvod ULA, a připojení tranzistoru (T1, NPN) ke vstupu A15 obvodu ULA tak, že stav H na bázi tohoto tranzistoru způsobí nastavení vstupu na úroveň H. Zapojení obvodu je na obr. 2. Vstup A15GE, jak budeme nazývat nově vzniklý uzel, je navíc vyveden na konektor počítače, aby bylo možno ovlivňovat režim počítače též vnějšími obvody. Vlastní vestavná jednotka na obr. 1 je tvořena třemi integrovanými obvody technologie LS TTL. Obvod IO1 je zapojen jako dekodér adresy FFH na vodičích A0 až A7. Výstupní signál z tohoto obvodu je dále užitím obvodu IO2

hradlován signálem IORQ a rovněž je provedeno potlačení nežádoucího ohlášení obvodu při potvrzení přerušení zavěšením signálu M1. Výstup již tvoří přímo aktivací signál, který je veden na hodinový vstup obvodu IO3a, zapojeného jako dělič dvěma. Výstup Q tohoto obvodu představuje vlastně již signál určující stav přepínače. Před vlastním použitím je však tento signál ještě zpožděn o jeden cyklus M1 obvodem IO3b, což umožňuje optimální programové využití přepínače.



(*) u ISSUE 6 vývod č. 26 obvodu ZX 8401

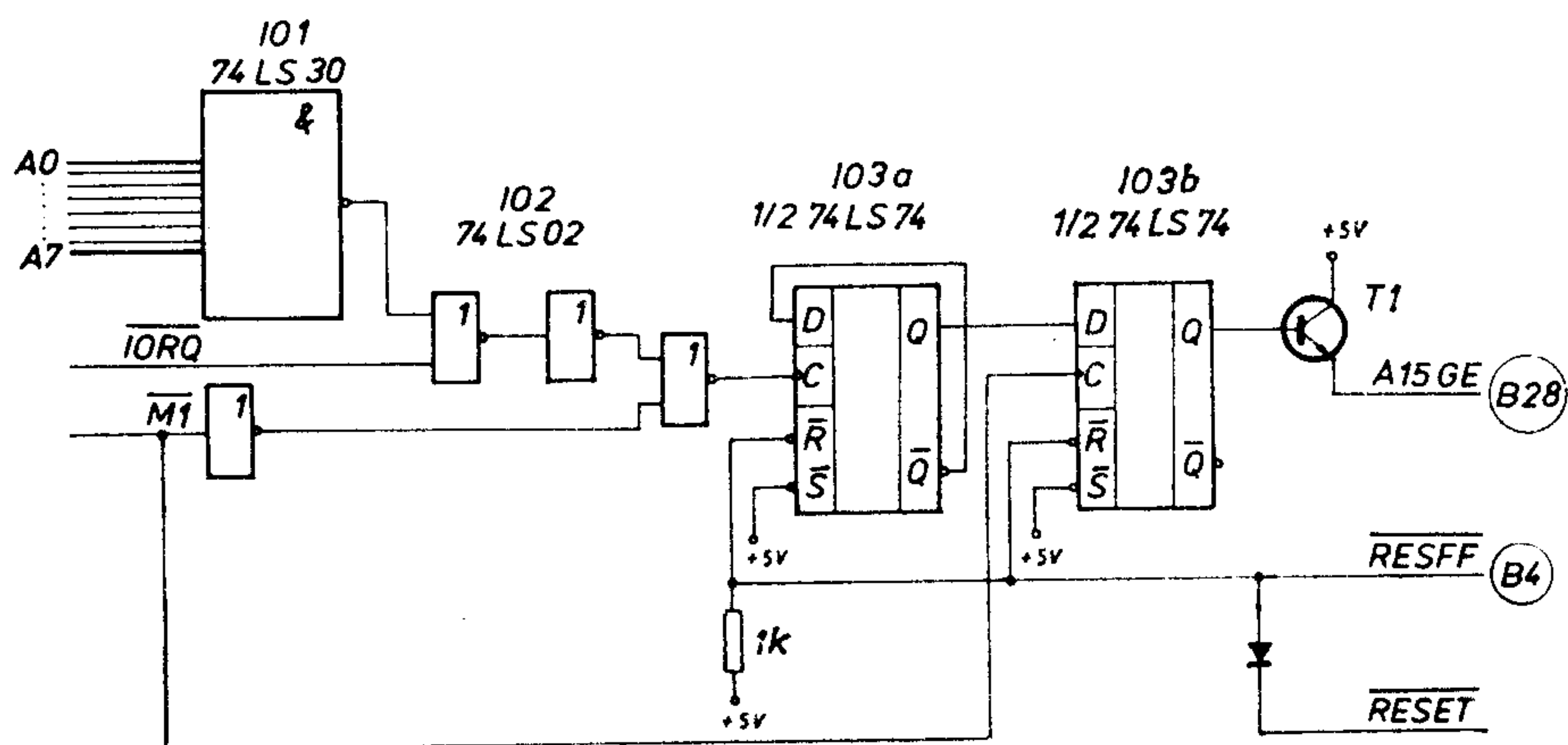
Obr. 2. Zapojení obvodu A15 pro ISSUE 3B
(*) u ISSUE 6 vývod č. 26 obvodu ZX8401

Aktivace přepínače se provádí libovolnou vstupně-výstupní instrukcí, pracující s adresou OFFH. Nejčastěji bude asi užívána instrukce OUT (255), A, která nemění obsah žádného z registrů ani příznakové klopné obvody. Vlastní obsah datové sběrnice je přitom nepodstatný, což výrazně zlepšuje programovou využitelnost přepínače, neboť v registru A může být předáván parametr. Po této přepínací instrukci následuje většinou jednobajtová instrukce, která slouží k předání řízení na zvolenou adresu v druhé stránce paměti. Může to být instrukce RST N, JP (HL), RET a podobně. Tím, že vlastní přepnutí je o jeden cyklus M1 opožděno, je umožněno, že volání rutiny z druhé stránky paměti může být uskutečněno z libovolného místa paměti, nejen ze společné oblasti jako u jiných konstrukcí. Pro pochopení tohoto mechanismu je uveden krátký program v tabulce 1, který užívá stránkovací rutiny pro volání podprogramů z ROM. Tento program jen přijímá znaky z klávesnice a zobrazuje je na obrazovce. Neobvyklé je však to, že je umístěn na adrese 100 H a užívá jako stránkovací rutiny instrukci RSI 8.

Vnější jednotka na obr. 3. je určena k rozšíření o režimy, které neposkytuje základní jednotka. Je vybavena tlačítkovou soupravou, kterou se volí požadovaný režim. Jednotlivá tlačítka ovládají následující funkce:

S1 povoluje činnost základní jednotky. Je to rozpínací tlačítko, které ve své klidové poloze nuluje trvale klopné obvody vnitřní jednotky. Není-li stisknuto žádné jiné tlačítko, počítač se chová jako standardní počítač Spectrum. Je-li stisknuto jen S1, počítač se chová, jako by vnější jednotka nebyla připojena.

S2 odpojuje vnitřní ROM a povoluje RWM na jejím místě. V závislosti na S1 pak může být přepínacími instrukcemi přepínána RWM na adresách 4000H až 7FFFFH mezi hlavní RWM a obrazovou pamětí, nebo může být přepínání



Obr. 1. Schéma základní jednotky

Tabulka 1. Příklad programu ve strojovém kódu. (Program je použitelný pro vyzkoušení základní úpravy počítače)

```

AGE      MACRO      #ADR      ;definice makra pro
RST      8          ;stránkování RWM
DEFW     ADR
ENDM
ORG      8          ;adresa RST 8
POP      HL
LD       C,(HL)
INC      HL
LD       B,(HL)     ;načíst parametr do BC
INC      HL
PUSH     HL          ;uložit návr. adresu
LD       HL,0C9E1H
PUSH     HL
LD       H,L
PUSH     HL          ;vytvoření rutiny
LU       HL,0FFD3    ;pro zpětné stránkování
PUSH     HL          ;na zásobníku
LD       HL,0
ADD      HL,SP
PUSH     HL          ;začátek rutiny na zás.

```

	PUSH	BC	;adresa volané rutiny
	OUT	(OFFH),A	;povel ke přepnutí
	RET		;skok do rutiny
	ORG	38H	;ošetření přerušení
	EI		
	RET		
	ORG	100H	
TEST	PAGE	28EH	
	PAGE	31EH	;načtení znaku
	CP	0DH	
	JR	Z,STOP	;ukončení činnosti - CR
	CP	OFFH	
	JR	Z,TEST	;není tlačítko
	PAGE	10H	;vytisknutí znaku
	JR	TEST	
STOP	OUT	(OFFH),A	;přepnutí na ROM
	RET		;návrat do BASIC
	ORG	8000H	;adresa startu
	OUT	(OFFH),A	;přepnutí na RWM
	JP	100H	;start programu

Pozn.: V 1. a 3. ř. má být před ADR značka #; návěští AGE či PAGE

zamezeno a aktivní je trvale obrazová paměť.

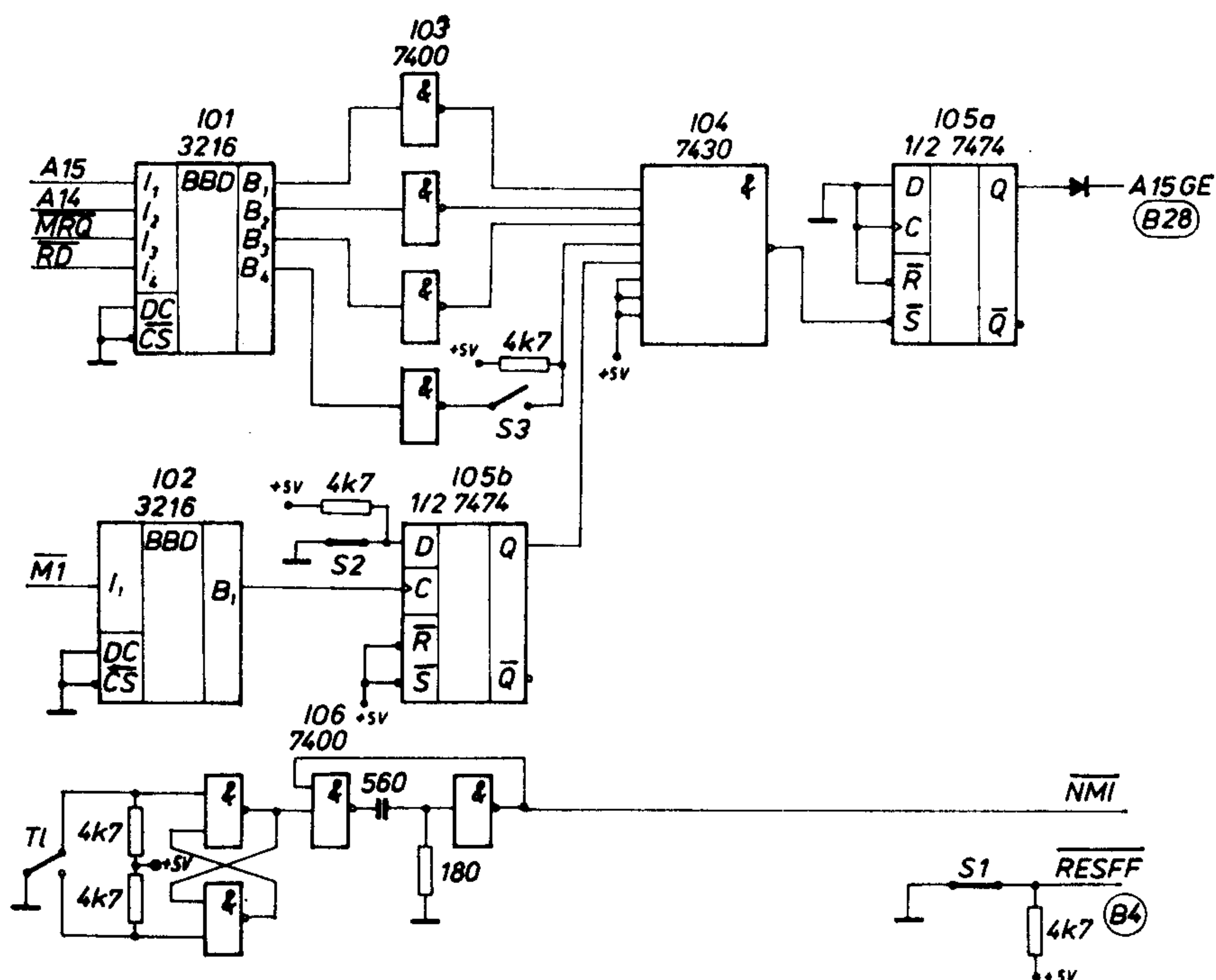
S3 zakazuje zápis do RWM na místě ROM. Tento zákaz je aktivní pouze tehdy, je-li S2 stisknuto a zároveň není přepnuto do režimu aktivních 64 kB RWM, tedy pouze v případě čisté náhrady ROM pamětí RWM.

Tl je tlačítko bez aretace, sloužící k vytvoření úzkého impulsu na vodiči **NMI**.

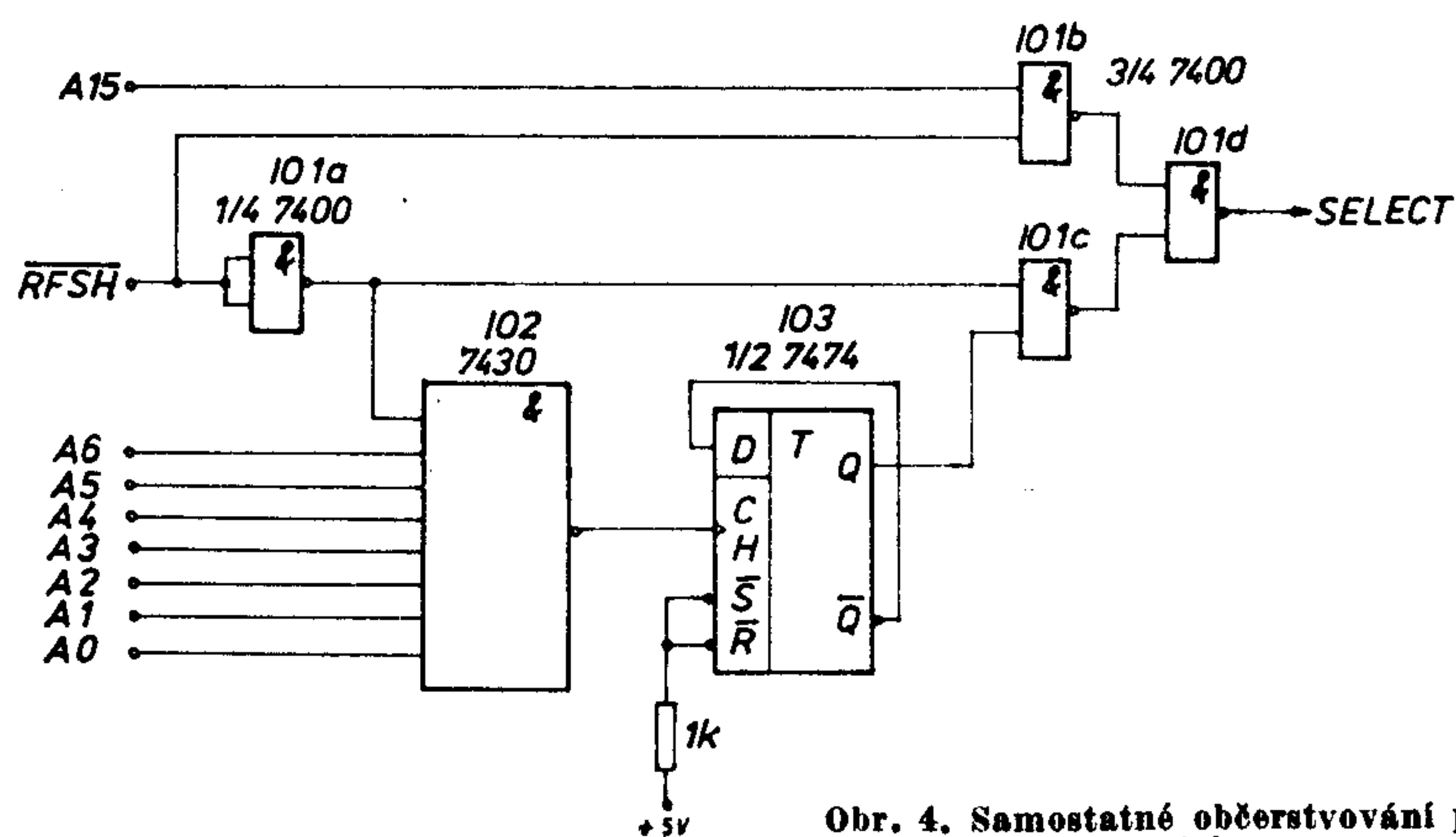
Schéma vnější jednotky na obr. 3 je v praxi ověřeno a používá se; schéma bylo navrženo vzhledem k součástkám, jež jsme měli k dispozici. Lépe zásobení ušetří oba obvody 3216 tím, že na místě invertorů užijí obvodu 74LS04 a obvod 7474 nahradí obvodem 74LS74. V tom případě se místo invertoru, tvořeného využitím zakázaného stavu poloviny obvodu 7474 využije jeden z invertorů 74LS04, klopný obvod se zapojí jako obvod $R-S$ pro potlačení zákmitů tlačítka Tl a jako MKO se využije poslední invertor LS04 s derivačním obvodem na vstupu. Tím se zapojení minimalizuje na 3 integrované obvody.

Princip činnosti vnější jednotky spočívá v tom, že jednotka detekuje přístup do 1. kvadrantu paměti, při kterém aktivuje A15GE, což připojí RWM a zabrání aktivaci ROM.

Paměťové obvody 64 kb, které jsou použity jako hlavní operační paměť, se vyrábějí ve dvou odlišných verzích, lišících se způsobem občerstvování uložených dat. Novější verze, reprezentovaná hlavně japonskými výrobci Fujitsu, Sanyo, NEC, OKI atd., užívá k občerstvení slova dlouhého jen 7 bitů, zatímco starší typy, reprezentované zejména firmami TI, Siemens a jinými, vyžadují slovo o délce 8 bitů, které v systému se Z-80 není k dispozici. Toto úskalí mnohé podobné náměty buď velkoryse přehlížely, nebo doporučovaly k použití pouze obvody se zaručovaným občerstvením 7 bitů. V počítačích Sinclair se však velmi často užívají paměťové obvody TMS 4532 od firmy TI, což jsou obvody o kapacitě 64 kb a 8-bitovým občerstvováním, u nichž však byla výrobcem shledána závada v jedné polovině adresovacího prostoru. Při experi-



Obr. 8. Schéma vnější jednotky



Obr. 4. Samostatné občerstvování paměti 8 bitů

mentování s těmito obvody se však zjistilo, že určité, poměrně vysoké, procento těchto obvodů se jeví být zcela funkčními v celém rozsahu 64 kb. Postupně se podařilo vybrat celou osmici funkčních obvodů, a proto byl vyvinut přípravek, umožňující užití libovolných pamětí s občerstvením 8 bitů [1]. Toto zapojení lze užít buď zcela samostatně nebo sloučit všechna tři zapojení do jednoho, čímž dojde k úspoře relativně nedostupných obvodů LS TTL a k odlehčení sběrnic mikropočítače. Na obr. 4 je zapojení samostatného občerstvování 8 bitů, na obr. 5 pak zapojení celého systému všech tří zařízení z obr. 1, 3 a 4 dohromady, které se ještě dá vestavět do skříňky mikropočítače Spectrum⁺ nebo Delta nebo ponechat vně krytu počítače. Jsou-li k dispozici obvody s občerstvením 7 bitů, pak vnější občerstvovací obvod samozřejmě odpadá.

Praktické provedení

Pro realizaci uvedených rozšíření je třeba provést přímo v mikropočítači následující úpravy:

a) Vyměnit paměťové obvody 32 kb za 64 kb, případně otestovat, nejsou-li některé obvody funkční v celém rozsahu.

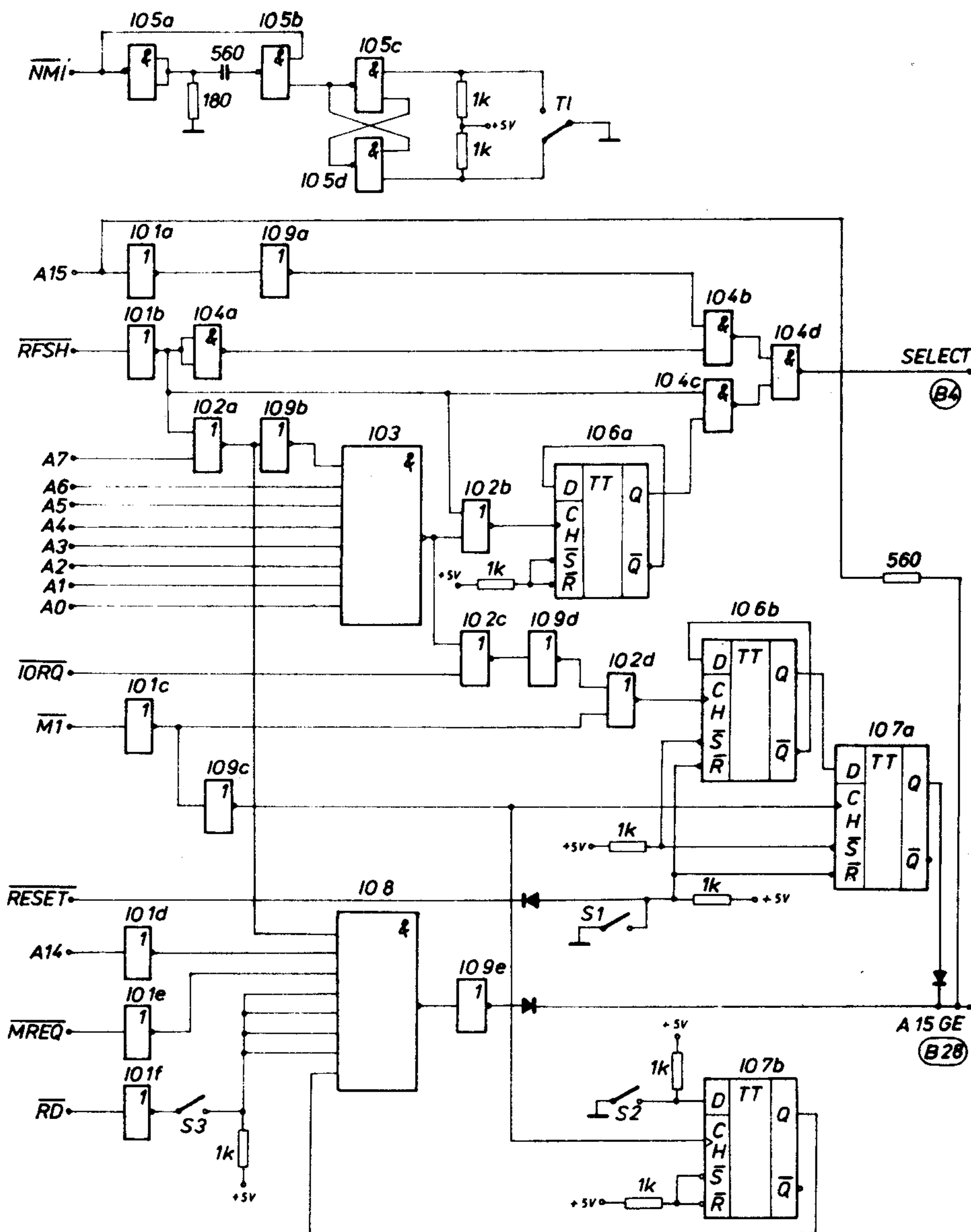
b) Upravit obvody selekce typu paměti (TYPE SELECT) tak, aby byl vybrán typ TI, ale místo přivedení 0V či +5V na příslušný vstup obvodu 74LS157 (poloha propojky 3 nebo 4) přivést na vstup vodič A15 nebo výstup občerstvovacího obvodu. U ISSUE 2 je typ paměti TI pevně určen, u vyšších čísel verze je nutno příslušnou propojku zavést, nebyla-li již přímo instalována, a ev. propojku typu OKI zrušit. Pole propojek typu je umístěno v horní části plošného spoje v blízkosti zdírek pro magnetofon.

c) Modifikovat zapojení adresového vodiče A15 tak, že přímý se vede jen do obvodu 74LS157 (viz bod b)) a na konektor počítače, zatímco na obvod ULA a výběrový obvod paměti 64 kB se zavede přes rezistor 470 Ω. Schéma je na obr. 2.

d) Zvýšit „tvrdost“ obvodu RC signálu RESET výměnou rezistoru i kondenzátoru R31, C27 (doporučené hodnoty jsou $R = 4,7 \text{ k}\Omega$, $C = 100 \text{ }\mu\text{F}$) a signál RESET přivést přes diodu rovněž na vstupy R obvodu 74LS74 kvůli nastavení režimu hned po zapnutí počítače (signál RESFF).

e) Signály A15GE i RESFF vyvést na nepoužité plošky konektoru počítače (A15GE na B28, RESFF na B04) pro připojení vnějších zařízení.

f) V případě, že by uživatel chtěl celé zařízení kromě paměti instalovat mimo prostor mikropočítače, je nutné místo signálu RESFF na plošku B04 vyvést vstup obvodu 74LS157 (viz bod b)) pro připojení vodiče A15 a v mikropočítači jej ošetřit rezistorem 1 kΩ proti +5V, ovšem pouze v případě užití obvodů s občerstvením 8 bitů. Tento zásah je nutný pouze pro činnost vnějšího občerstvovacího obvodu. Při užití obvodů s občerstvením 7 bitů není tento zásah nutný a na uvedený vstup přivedeme signál A15 propojkou přímo v mikropočítači. Po těchto úpravách bude počítač bez vnějšího zařízení pracovat identicky s normálním počítačem Spectrum 48 kB.



Obr. 5. Schéma sdružené jednotky (IO1-74-LS04, IO2-74LS02, IO3-74LS30, IO4, IO5-7400, IO6, IO7-7474, IO8-7430, IO9-7404). Vstup hradla IO8 nemá být připojen k výstupu IO2a, ale k výstupu IO1a

Při práci na mikropočítači se nemusíme příliš obávat poškození obvodů statickou elektřinou, neboť téměř na všechny vodiče (kromě M1) je připojena alespoň jedna zátěž LS TTL, která náboj spolehlivě odvede. Naopak je nutné dát pozor, aby se na nulový potenciál počítače (GND) nedostalo cizí napětí, např. z anténní zdíčky některých televizorů. Proto je nutné před každým pájením odpojit všechny příklady od počítače. Uzemnění počítače pak již nepovažujeme za nutné.

Ve schématech nejsou kresleny blokovací kondenzátory ani napájecí vedení. Doporučujeme blokovat obvody 7474 kondenzátory 100 nF polštářkového typu.

Oživení

Nejdříve oživíme počítač se všemi úpravami bez připojení dalších obvodů. Musí se chovat jako normální počítač Spectrum 48 kB (zkontrolujeme proměnnou PRAMT — na adresách 23732,3 by mělo být 255). Nyní připojíme vnitřní jednotku (obr. 1), ale její výstup (emitor tranzistoru T1) na A15GE zatím nepřipojujeme. Zapneme počítač, který musí normálně pracovat. Na výstup

IO3b (bázi tranzistoru T1) připojíme logickou sondu (v nouzi stačí i voltmetr). Výstup by měl být ve stavu L. Nyní provedeme v jazyku BASIC instrukci OUT 255,0. Stav na výstupu se musí změnit na H. Opakováním instrukce musí docházet k pravidelnému přepínání jednotky. Přepíná-li zařízení samo náhodně, zablokujeme hodinový vstup IO3a kondenzátorem asi 150 pF. Poté jednoduchým programem vyzkoušíme, zda se zařízení nehlásí i na jiných adresách než 255 na adresových vodičích A0 až A7. V případě falešné aktivace na jiné adrese nebo neaktivace na adrese 255 je chyba v zapojení dekodéru brány. Splňuje-li jednotka všechny požadavky, připojíme i emitor tranzistoru T1 na A15GE a vnitřní jednotka je připravena k činnosti.

Vnější jednotku oživujeme připojením k počítači a zkoušením funkce. Nestartuje-li počítač nebo není-li funkce správná, je nutno hledat chybu v zapojení. Zde již se bez sondy, popř. osciloskopu asi neobejdeme.

Činnost jednotky pro osmibitové občerstvení vyzkoušíme tak, že po připojení jednotky zapneme počítač a asi po jedné minutě jej vyzkoušíme.

Programová obsluha

Pro pochopení stránkovacího mechanismu nyní uvedeme v tabulce 1 příklad programu ve strojovém kódu. Program načítá klávesnici, a je-li stisknuta klávesa, nepřetržitě ji vypisuje na obrazovce. Ukončení činnosti se děje tlačítkem ENTER.

Tento program lze použít pro odzkoušení základní úpravy počítače. Je třeba jej uložit např. od COOOH a užitím instrukce LDIR přenést na určené místo. Program z jazyka BASIC vyvoláme např. příkazy PAUSE 100: PRINT USR 32768 (zpoždění je nutné proto, abychom stihli uvolnit tlačítko ENTER, než se program rozběhne).

Pro upravený počítač Spectrum již existuje relativně velké množství výkonného programového vybavení. Jsou to zejména tyto programy:

a) L2 BASIC interpreter — překladatel jazyka BASIC, přejatý z rodiny počítačů TRS-80, VIDEO GENIE atd. Objem paměti na zdrojový text je 48340 B. Umožňuje celočíselnou a dvojnásobnou aritmetiku atd.

b) BASIC 5 + — známý a rozšířený překladatel jazyka BASIC od firmy Microsoft, umožňující kromě velmi výkonné aritmetiky včetně funkcí ve dvojité přesnosti rovněž bohatou práci se soubory, větvení a cykly atd.

c) Výkonný makroassembler Microsoft, rovněž převzatý z rodiny TRS-80, jehož možnosti převyšují všechny běžné assembly pro Spectrum.

d) Monitor pro práci pod RWM — nepostradatelný při ožívování programů pro Spectrum 80 kB.

e) Disassembler, umožňující velmi mnoho funkcí včetně relokace, generování tabulek křížových odkazů atd. — jediný diskové neorientovaný disassembler s těmito možnostmi.

f) Pro kompatibilitu s počítačem Spectrum upravený GENS3, mající cca 55 kB na zdrojový text a přeložený program.

Všechny tyto programy vyžadují ke své funkci pouze základní jednotku.

g) CRACKER — program pro univerzální práci s počítačem Spectrum, využívající vnější jednotku upraveného programu za ROM a zvláštního monitoru, umožňující kdykoli užitím NMI zastavit libovolný program, prohlédnout jej, dělat změny a zase spouštět bez sebemenšího nároku na standardní kapacitu RAM 48 kB.

V současné době je v návrhu radič pružného disku pro takto upravené Spectrum a po jeho dokončení se počítá s implementací operačního systému CP/M, eventuálně systému NEWDOS.

Závěr

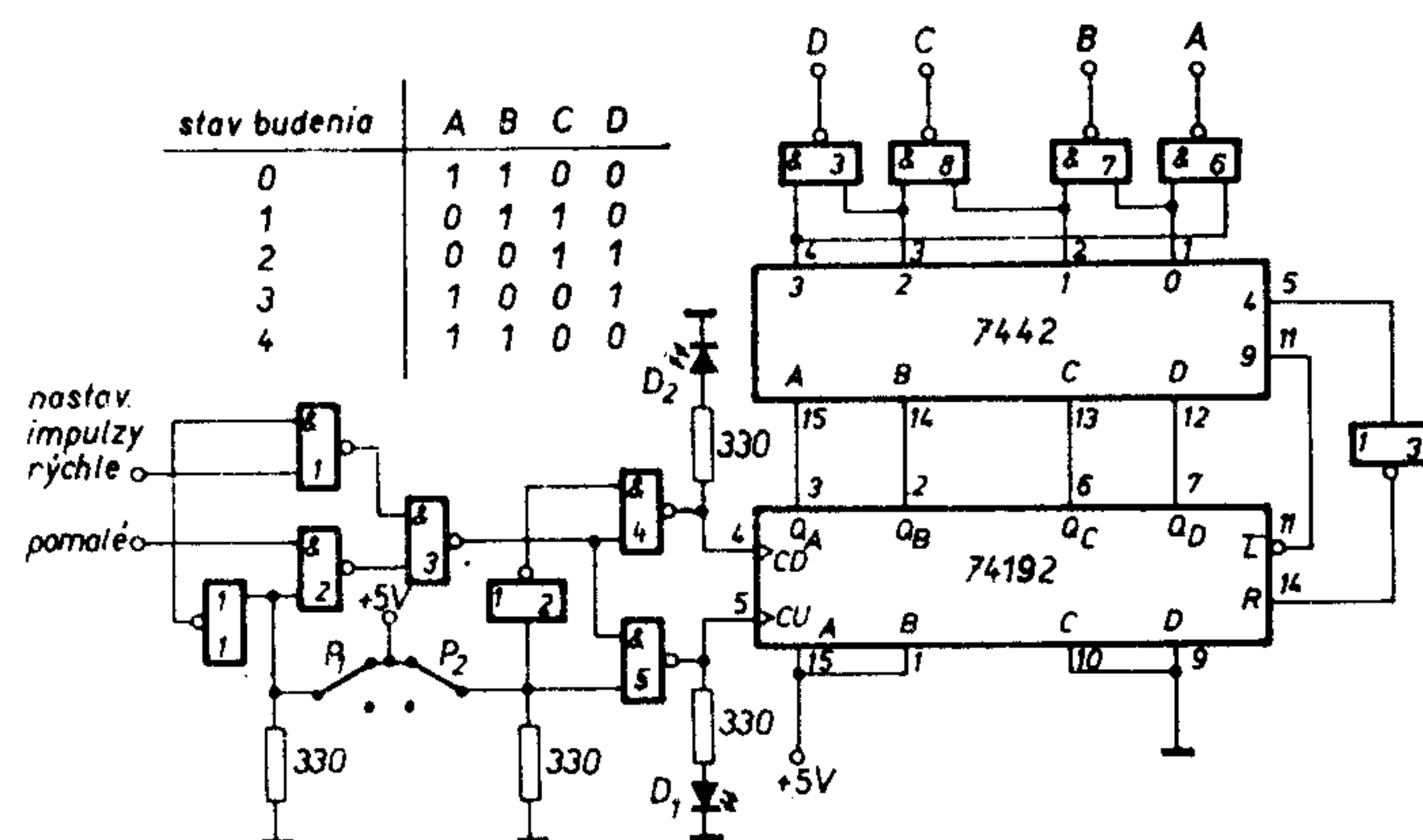
V tomto příspěvku jsme se snažili popsat jednu z cest zvětšení výkonnosti oblíbeného mikropočítače ZX Spectrum. Návod na stavbu doplňků nebyl sice zcela podrobný, domníváme se však, že vážným zájemcům postačí. Realizací uvedených úprav se stane mikropočítač univerzálnějším a po připojení dalších vnějších zařízení, jako je lepší klávesnice, ev. pružný disk, se z něj stane výkonnější prostředek, než je mnoho mikropočítačů vyráběných ve vyšších cenových kategoriích.

LITERATURA

[1] Ing. Alex Korb: Ústní sdělení

OBVOD PRE OVLÁDANIE KROKOVÉHO MOTORA

Obvod pre ovládanie krokového motora musí mať schopnosť meniť jeho rýchlosť (otáčky) a smer otáčania. Zapojenie obvodu uvedené na obr. 1 spĺňa obidve požiadavky.



Obr. 1. Zapojenie obvodu pre ovládanie krokového motora

Zapojenie obvodu pre štvortaktné riadenie krokového motora pozostáva zo vstupnej riadiacej logiky (hradlá NAND 1 ÷ 5, invertory 1, 2), dekadického vratného čítača MH 74192, dekódera MH 7442 a výstupnej logiky (hradlá NAND 6 ÷ 9).

Vstupná riadiaca logika pozostáva z multiplexora (hradlá NAND 1 ÷ 3, inverter 1) ovládaného prepínačom P1 a demultiplexora (hradlá NAND 4, 5, inverter 2) ovládaného prepínačom P2. Kombinácie prepínačov P1, P2 určujú rýchlosť a smer otáčania krokového mo-

tora. Umožňujú pripojenie rýchlych alebo pomalých nastavovacích impulzov na vstupy čítača modulo 4 — čítanie vpred alebo čítanie vzad. Dekadický výstup je generovaný prevodníkom kódu BCD na kód 1 z 10. Prevodník je svojimi výstupmi pripojený jednak k výstupnej logike, ktorá generuje na výstupoch

ABCD potrebný sled fáz, jednak k čítaču, pre ktorý zabezpečuje signály nastavenia predvoľby a nulovania.

Diódy LED (D1, D2) sa využívajú na optickú indikáciu smeru otáčania motora. Kmitočť blikania indikuje rýchlosť pohybu.

Voľba výberu rýchlosti, ktorá je obvyčajne závislá na požiadavkách užívateľa, je prestaviteľná zmenou kmitočtu nastavovacích impulzov.

Ing. Milan Kováčik

[1] Electronic Engineering 1985, č. 12, s. 35

FILTRY PRO SYSTÉM HDTV

Světoví odborníci pokračují v diskusi o přednostech různých systémů televize s vysokým rozlišením (HDTV — High Definition Television), aniž by se shodli na mezinárodním standardu. V jednom jsou však zajedno — budou potřebné filtry s vyššími kmitočty, než je dnešní standard obrazového signálu.

Britská firma Matthey Electronics je ve spojení s mnoha výzkumnými ústavami a výsledkem této spolupráce je řada dolnofrekvenčních propustí v kmitočto-

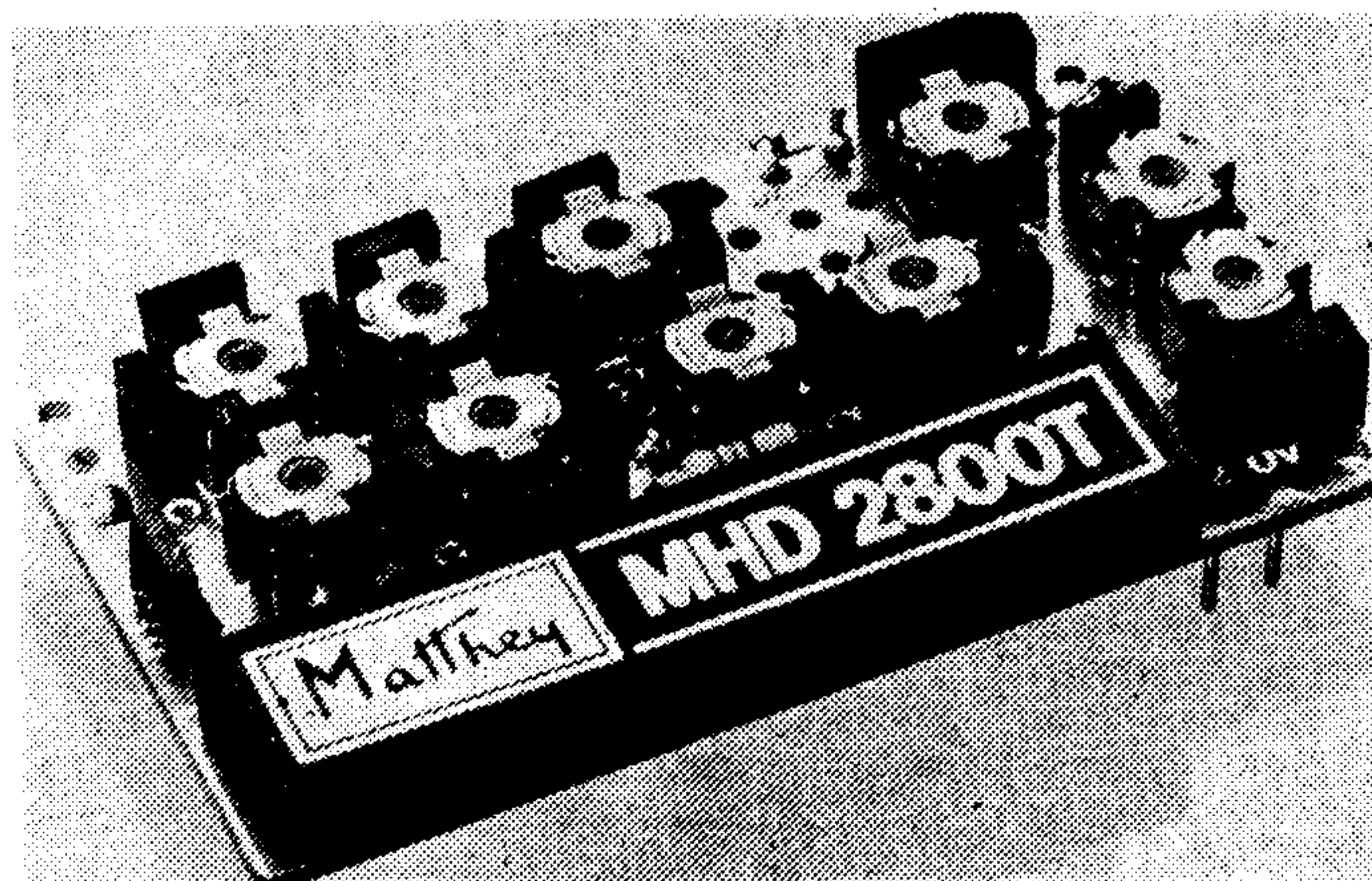
vém pásmu 15—32 MHz s označením MHD.

Filtry MHD jsou filtry s vysokou selektivitou (útlum 45 dB při poměru kmitočtů 1 : 1,43 mezi koncem propustného pásma a počátkem nepropustného pásma).

Důležitým rysem filtru MHD je zvlnění skupinového zpoždění (Group Delay Ripple), které je lepší než 10 ns (mezivrcholová hodnota) v celém propustném pásmu.

Tř

Press Information Matthey Electronics, únor 1987



Obr. 1. Filtr MHD firmy Matthey pro systém HDTV